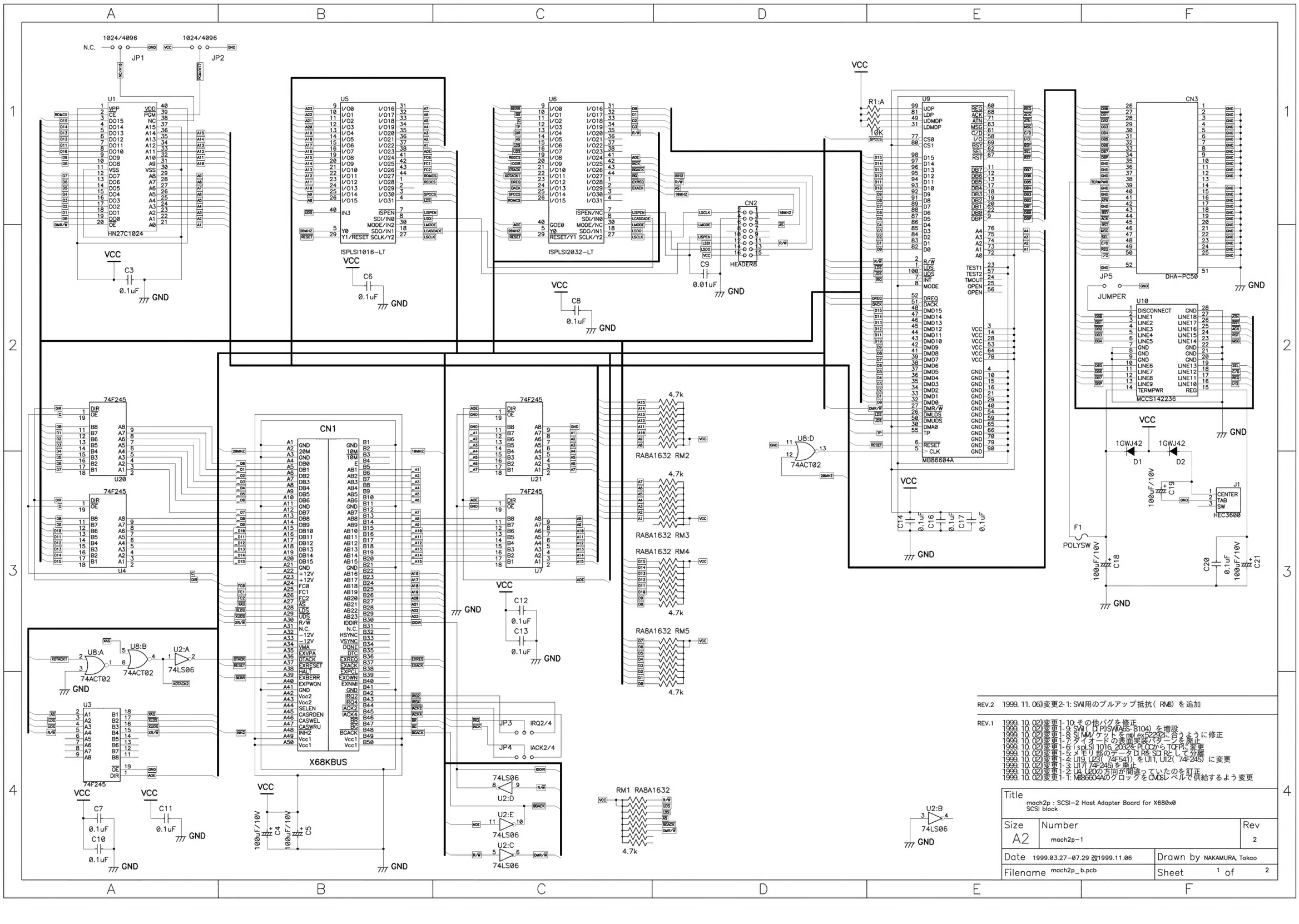
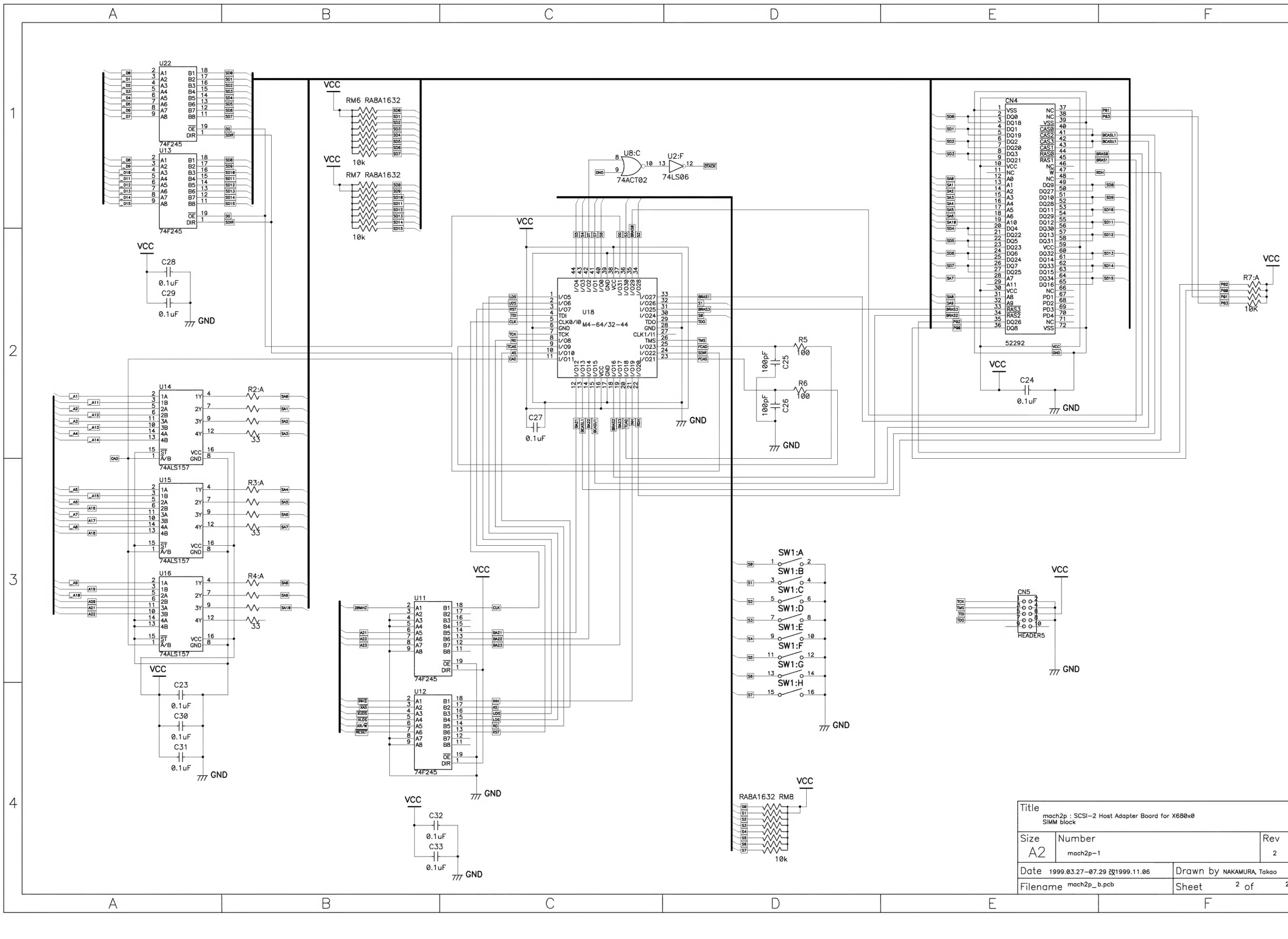


REV.2 1999. 11. 06)変更2-1: SWI用のプルアップ抵抗(RM8) を追加

REV.1
1999. 10. 02)変更1-10: その他バグを修正
1999. 10. 02)変更1-9: SWI(DIP)SWIAGS-8104) を増設
1999. 10. 02)変更1-8: SLMMノケットをmpl ex52292に合うように修正
1999. 10. 02)変更1-7: ダイオードの表面実装パターンを廃止
1999. 10. 02)変更1-6: i spLSI 1016, 2032をPLCCからTQFPに変更
1999. 10. 02)変更1-5: メモリ部のデータDIRをSDIRとして分離
1999. 10. 02)変更1-4: U19, U23(74F541) をU11, U12(74F245) に変更
1999. 10. 02)変更1-3: U17(74F245)を廃止
1999. 10. 02)変更1-2: U4, U20の方向が間違っていたのを訂正
1999. 10. 02)変更1-1: MB86604Aのクロックを CMOSレベルで供給するよう変更

Title	mach2p : SCSI-2 Host Adapter Board for X680x0 SCSI block	
Size A2	Number mach2p-1	Rev 2
Date 1999.03.27-07.29 改1999.11.06	Drawn by NAKAMURA, Takao	
Filename mach2p_b.pcb	Sheet 1 of 2	



Title	mach2p : SCSI-2 Host Adapter Board for X680x0 SIMM block
Size A2	Number mach2p-1
Rev	2
Date	1999.03.27-07.29 改1999.11.06
Drawn by	NAKAMURA, Takao
Filename	mach2p_b.pcb
Sheet	2 of 2